

DAFTAR ISI

JUDUL	i
LEMBAR PERSETUJUAN	ii
LEMBAR PENGESAHAN PENGUJI PRAKTEK	iii
LEMBAR PENGESAHAN PENGUJI TEORI	iv
ABSTRAK	v
ABSTRACT	vi
KATA PENGANTAR	vii
DAFTAR ISI	x
DAFTAR GAMBAR	xiii
DAFTAR TABEL	xv
BAB1 PENDAHULUAN	
1.1 Latar Belakang	1
1.2 Batasan Masalah	3
1.3 Rumusan Masalah	4
1.4 Tujuan	4
1.5 Manfaat	4
BAB 2 TINJAUAN PUSTAKA	
2.1 Kebisingan	5
2.1.1 Pengertian	5

2.1.2 Sumber Kebisingan	9
2.1.3 Jenis Kebisingan	9
2.1.4 Penyebab Kebisingan	10
2.1.5 Ambang Batas Kebisingan	11
2.2 Modul Rangkaian Kebisingan	14
2.3 Modul Rangkaian Penguatan	15
2.4 Minimum Sistem ATmega 8	17
2.5 Modul Rangkaian Display LCD 2x8	21

BAB 3 METODOLOGI

3.1 Diagram Blok Sistem	23
3.2 Diagram Alir Proses/Program	24
3.3 Diagram Mekanis Sistem	25
3.4 Diagram Pengujian Sistem	26
3.5 Alat dan Bahan	27
3.5.1 Persiapan Alat	27
3.5.2 Persiapan Bahan	27
3.6 Jenis Penelitian	28
3.7 Variabel Penelitian	29
3.7.1 Variabel Bebas	29
3.7.2 Variabel Tergantung	29
3.7.3 Variabel Terkendali	29
3.8 Definisi Operasional	29

3.9 Teknik Analisis Data	31
3.10 Urutan Kegiatan	33
3.11 Tempat dan Jadwal Penelitian	34
3.11.1 Tempat Penelitian	34
3.11.2 Pencatatan Pengambilan Data	34
3.11.3 Jadwal Kegiatan	35
BAB 4 HASIL PENGUKURAN DAN ANALISIS	
4.1 Hasil Pengukuran Tes Point	37
4.1.1 Tes Poin Output Penguatan (50%)	37
4.1.2 Tes Poin Output Penguatan (100%)	38
4.1.3 Tes Poin Output ADC (50%)	38
4.1.4 Tes Poin Output ADC (100%)	39
4.2 Hasil Pengukuran Terhadap Kalibrator	39
4.2.1 Hubungan f, V, dB (25%)	40
4.2.2 Hubungan f, V, dB (50%)	40
4.2.3 Hubungan f, V, dB (75%)	41
4.2.4 Hubungan f, V, dB (100%)	41
4.2.5 Hubungan f, dB Batas Atas	44

	(25%)	
4.2.6	Hubungan f,dB Batas Atas	44
	(50%)	
4.2.7	Hubungan f,dB Batas Atas	45
	(75%)	
4.2.8	Hubungan f, dB Batas Atas	45
	(100%)	
4.2.9	Hubungan V,dB Batas Bawah	48
	(25%)	
4.2.10	Hubungan V,dB Batas Bawah	48
	(50%)	
4.2.11	Hubungan V,dB Batas Bawah	49
	(75%)	
4.2.12	Hubungan V,dB Batas Bawah	49
	(100%)	
4.3	Hasil Perhitungan / Analisis Data	52
BAB 5 PEMBAHASAN		
5.1	Pembahasan Rangkaian	55
5.1.1	Modul Rangkaian Kebisingan	55
5.1.2	Modul Rangkaian Penguatan	56
5.1.3	Modul Rangkaian ATmega 8	57
5.1.4	Program Pembacaan ADC	58

Untuk Kebisingan	
5.1.5 Penjelasan Program	64
5.2 Pembahasan Kinerja Sistem	65
Keseluruhan	
5.2.1 Teknik Pengujian Dan	65
Pengukuran	
5.2.2 Hasil Pengukuran	66
5.3 Kelemahan/Kekurangan Sistem	68
BAB 6 PENUTUP	
6.1 Kesimpulan	69
6.2 Saran	69
DAFTAR PUSTAKA	
LAMPIRAN	