

DAFTAR ISI

JUDUL	i
LEMBAR PERSETUJUAN	ii
LEMBAR PENGESAHAN PENGUJI PRAKTEK	iii
LEMBAR PENGESAHAN PENGUJI TEORI	iv
ABSTRAK	v
ABSTRACT	vi
KATA PENGANTAR	vii
DAFTAR ISI	x
DAFTAR GAMBAR	xiii
DAFTAR TABEL	xv
BAB 1 PENDAHULUAN	
1.1 Latar Belakang	1
1.2 Batasan Masalah	3
1.3 Rumusan Masalah	4
1.4 Tujuan	4
1.5 Manfaat	5
BAB 2 TINJAUAN PUSTAKA	
2.1 Kalori	6
2.2 Loadcell	18
2.3 Penguatan Loadcell	22

2.4 Rangkaian Difference amplifier	23
2.5 Minimum Sistem	26
BAB 3 METODOLOGI	
3.1 Diagram Blok Sistem	30
3.2 Diagram Alir Proses/Program	31
3.3 Diagram Mekanis Sistem	32
3.4 Alat dan Bahan	35
3.5 Jenis Penelitian	36
3.6 Variabel Penelitian	37
3.7 Definisi Operasional	37
3.8 Teknik Analisis Data	38
3.9 Urutan Kegiatan	41
3.10 Jadwal Kegiatan	42
BAB 4 HASIL PENGUKURAN DAN ANALISIS	
4.1 Hasil Pengukuran Test Point	44
4.2 Hasil Pengukuran terhadap Kalibrator	46
4.3 Hasil Perhitungan/Analisis Data	74
BAB 5 PEMBAHASAN	
5.1 Pembahasan Rangkaian	76

5.1.1 Modul Rangkaian ATmega 8 dan Pengkondisi sinyal sensor loadcell	76
5.1.2 Modul Rangkaian Pengkondisi Sinyal Analog	85
5.1.3 Hasil Perhitungan Output Op Amp AD620	87
5.1.4 Perhitungan Rangkaian Differential	90
5.2 Pembahasan Kinerja Sistem Keseluruhan	94
BAB 6 PENUTUP	
6.1 Kesimpulan	99
6.2 Saran	100
DAFTAR PUSTAKA	
LAMPIRAN	

