

DAFTAR ISI

	Halaman
Halaman Judul	i
Lembar Persetujuan	ii
Lembar Pengesahan	iii
Abstrak	vi
Kata Pengantar	vi
Daftar Isi	ix
Daftar Gambar	xii
Daftar Tabel	xiii
BAB I PENDAHULUAN	
1.1 Latar Belakang	1
1.2 Identifikasi masalah	2
1.3 Pembatasan Masalah	2
1.4 Rumusan Masalah	2
1.5 Tujuan	3
1.5.1 Tujuan Umum	3
1.5.2 Tujuan Khusus	3
1.6 Manfaat Penelitian	3
1.6.1 Manfaat Praktis	3
1.6.2 Manfaat Teoritis	3
BAB II TINJAUAN PUSTAKA	
2.1 Teori Dasar	4
2.2 Mic Condensor	4
2.3 Rangkaian Buffer	5
2.4 Rangkaian Inverting	5
2.5 Rangkaian Comparator	5
2.6 Rangkaian Pree Amp	6
2.7 UPS	6

2.8	CD ROM.....	7
2.9	Speaker.....	8
2.10	Elektrode Bayi Ngompol	8
BAB III KERANGKA KONSEPTUAL		
3.1	Diagram Blok.....	9
3.2	Cara Kerja Diagram Blok.....	10
BAB IV METODOLOGI PENELITIAN		
4.1.	Desain penelitian.....	11
4.2.	Jenis penelitian.....	11
4.3.	Variabel penelitian	12
4.3.1.	Variabel bebas.....	12
4.3.2.	Variabel tergantung.....	12
4.3.3	Variabel terkontrol	12
4.4.	Definisi Operasional Variabel.....	12
4.5.	Perancangan Pembuatan Modul.....	13
4.5.1.	Design box tampak dari depan	13
4.5.2.	Design box tampak dari samping	14
4.5.3.	Design box tampak dari belakang	15
4.6.	Daftar komponen	15
4.7.	Peralatan yang dipergunakan	16
4.8	Tahap pelaksanaan	17
4.9.	Waktu dan Tempat	17
4.10	Jadwal kegiatan	18
BAB V HASIL DAN ANALISA		
5.1.	Pengujian dan Pengukuran	19
5.2.	Sistematika Pengukuran	19
5.3.	Analisa Hasil	20

BAB VI PEMBAHASAN	
6.1. Pembahasan Rangkaian Sensor suara	21
6.2. Pembahasan Rangkaian filter dan inverting.....	21
6.3. Pembahasan Rangkaian Comperator.....	22
6.4. Pembahasan Rangkaian Sensor ngopol.....	23
6.5. Pembahasan Rangkaian Driver relay	24
BAB VII PENUTUP	
7.1. Kesimpulan	25
7.2. Saran	25
DAFTAR PUSTAKA	26