

DAFTAR ISI

LEMBAR PERSETUJUAN	i	
LEMBAR PENGESAHAN UJI PRAKTEK	ii	
LEMBAR PENGESAHAN UJI TEORI	iii	
ABSTRAK	iv	
ABSTRACT	v	
KATA PENGANTAR	vi	
DAFTAR ISI	viii	
DAFTAR GAMBAR	xii	
DAFTAR TABEL	xvii	
BAB I	PENDAHULUAN	1
	1.1 Latar Belakang Masalah	1
	1.2 Batasan Masalah	4
	1.3 Rumusan Masalah	4
	1.4 Tujuan Penelitian	5
	1.5 Manfaat Penelitian	5
BAB II	TINJAUAN PUSTAKA	7
	2.1 Jantung	7
	2.2 EKG	11
	2.3 Disposable Surface Elektrode	23

	2.4 RS232	23
	2.5 Rangkaian	25
	2.6 Minimum System ATmega328	29
	2.7 Delphi 7	33
	2.8 Personal Computer(PC)	35
BAB III	METODOLOGI	36
	3.1 Diagram Blok Sistem	36
	3.2 Diagram Alir	38
	3.3 Diagram Mekanis	40
	3.4 Alat dan Bahan	41
	3.5 Rancangan Penelitian	42
	3.6 Variabel Penelitian	43
	3.7 Definisi Operasional	43
	3.8 Teknik Analisis Data	44
	3.9 Urutan Kegiatan	46
	3.10 Tempat dan Jadwal Kegiatan Penelitian	47
BAB IV	HASIL PENGUKURAN DAN ANALISIS	49
	4.1 Hasil Pengukuran Test Point	49
	4.1.1 <i>Output Instrument Amplifier</i>	49

	4.1.2 Output <i>Filter</i>	53
	4.1.3 Output <i>Adder</i>	58
	4.2 Hasil Pengukuran terhadap Kalibrator	59
	4.3 Hasil Perhitungan/Analisis Data	62
BAB V	PEMBAHASAN	64
	5.1 Pembahasan Rangkaian	64
	5.1.1 Rangkaian Instrument Amplifier	64
	5.1.2 Rangkaian Filter	67
	5.1.3 Rangkaian Non Inverting Amplifier	71
	5.1.4 Rangkaian Adder	75
	5.1.5 Rangkaian Minimum sistem ATmega328	76
	5.1.6 Pembahasan Software	77
	5.2 Pembahasan Kinerja Sistem Keseluruhan	89
BAB VI	PENUTUP	93
	6.1 Kesimpulan	94
	6.2 Saran	83
	DAFTAR PUSTAKA	

LAMPIRAN